

(12) Patent Official Gazette (A)

(19) Japanese Patent Office (JP)

(11) Patent Publication No.: Hei 1-156725

(43) Date of Laid-open: June 20, 1989

(51) Int. Cl. 4

G 02 F 1/133

G 09 G 3/36

Discrimination Mark

327

Official Reference No.

7370-2H

8621-5C

Request for examination: No

Number of Claim: 1 (Total: 5 pages)

(54) Title of Invention: Display

(61) Patent Application

(22) Filing Date: December 15, 1987

(72) Inventor: Yojiro Matsueda

c/o Seiko Epson Company, Ltd.

3-3-5 Yamato, Suwa-shi, Nagano

(71) Applicant: Seiko Epson Company, Ltd.

1/2

2-4-1 Nishi-Shinjuku, Shinjuku, Tokyo

(74) Patent Attorney Tsutomu Mogami and others

Specification

1. Title of the Invention

Display

2. What Is Claimed

(1) A Display characterized as, being made by encapsulating electrical optical material between the gap counteracted the first insulating substrate on which the planar active element arrays, interconnections to input signals to said active elements and picture element electrodes connected to said each active elements being provided and the second substrate on which a counter electrode being provided, and a insulating film covering said active elements and at least on the partial surface of interconnection being provided, and picture element electrodes being arranged on said insulating film.

(2) The display of claim 1, characterized as

being arranged as at least the part of the gap between each picture element electrode on said interconnection.

(3) The display of Claim 1, characterized as the insulating film covering said active elements and the surface of the interconnection being formed thinly on the said active elements and the surface of the interconnection and thickly on the

other part.

(4) The display of Claim 1, characterized as said picture element electrodes being formed by metal thin film.

Detailed Description of the Invention

(An Industrial Utilizable Field)

The present invention relates to a structure of a display.

(The Conventional Technique)

An example of the display using the conventional electrical optical material is shown in p.211 to 240 of Nikkei Electronics No. 351, published in September 10, 1984. Figure 2 shows the example of plan view of the display, thin film transistor, TFT 14 is arranged at the intersecting point of the data line 12 and the scan line 13. the picture element electrode 11 is connected to each TFT. Figure 3 shows the example of the cross-section, 20 and 30 are the insulating substrates, 21, 22, and 23 are the source, the drain, and the channel of TFT, 24 is the gate insulating film and 25 is the gate electrode, 26 is the interlayer insulating film, 27 is the data line, 28 is the picture element electrode, 31 is the counter electrode, and the electrical optical material 29 like as liquid crystal encapsulated between two substrates are driven in the electric field between the picture element electrode 28 and the counter electrode 31.

(The Problem Which This Invention Would Resolve)

However, the conventional technique above mentioned has the problem as follows. That is to say, it is necessary to minimize the area of picture element in order to realize high resolution of picture of display. But, generally, it is difficult to minimize the active element and the area of interconnection, the rate of the area which the picture element electrode occupies is reduced. Because only the region of picture element electrode can display the image, the reduce of rate of it causes a reduction of the contrast rate and a remarkable damage of the picture quality. Glare protection of the part except the picture element electrode is effective to make the contrast rate high, but makes the picture dim.

This invention would resolve such problems, and its purpose is a realization of the display that a contrast rate is not reduced and a picture does not become dim in spite of a high density of picture element.

THE MEANS TO SOLVE THE PROBLEMS

The display of this invention is characterized as being provided the insulating film covering the active elements and at least the partial surface of the interconnection, and the picture element electrodes being arranged on said insulating film.

(Effect)

The constitution of this invention above mentioned, the rate of area the picture element electrodes occupy hardly changes by a high density of picture element. Therefore, it does not cause the reduction of the contrast rate or the picture dim.

(Embodiment 1)

Figure 1 shows the plan view, and Figure 4 shows the cross-section of an Embodiment of the display of this invention. In this Embodiment, TFT is used as the active element, and liquid crystal is used as the electrical optical material. This display consists of the data line 2, the scan line 3, TFT 4 provided on the intersecting point of them, and the picture element electrode 1. The source electrode of TFT is connected with the data line 2, the gate electrode with the scan line 3, and the drain electrode with the picture element electrode 1, and TFT is used as a switching element sending the signal of the data line to the picture element electrode in response to the timing of the scan

..... 41 42 43 and 45 are the source, the channel, the drain and the gate electrode of TFT, and 44 is the gate insulating film. 46 is the interlayer insulating film, and 47 is the data line. In this Embodiment, another insulating film 52 is on these elements. Because the picture element electrode 48 is formed on it, the top of the TFT and the data line can be covered with the picture element electrode. 50 is the other

insulating substrate. 51 is the counter electrode made of the transparent conductive film, and 49 is the liquid crystal. The liquid crystal 49 is driven in the electric field between the counter electrode 51 and the picture element electrode 48. The transmission type display is made by the picture element electrode 48 being formed by using the transparent conductive film and the polarizing plates being set above and below of two insulating substrates. When the gaps between the picture element electrodes are arranged just on the data line and the scan line like as Figure 1, these interconnections function as the glare protective layer, the light transmitted through the other parts is used effectively, and the high contrast rate and bright picture can be gotten. The other hand, the reflection type display is made by coating with the liquid material of polyimide or glass as a material of insulating film 52 for planarizing the surface, and providing the picture element electrode 48 using the metal like as aluminum, gold or platinum. The reflection type display can get the very high resolution image because it is not necessary to enlarge the gap between each TFT. Silicon substrate can be used in the reflection type display because the image of large area is not suitable because a parasitic capacity of interconnection is large. The insulating substrate needs using to get the high resolution image in a large picture. And in the reflection type display, the brightness of the picture does not change by making hold capacity in each picture element to improve the display quality. For example, the capacity of several to score times of liquid crystal can be

added by using the capacity of MOS etc. With this, the image of high contrast rate and good uniformity in picture in a very broad range of temperature can be get with good reproducibility. As an application example of the display like this, there are a projection type display and etc. Because the display of this invention is thin and can display the image of high resolution and high quality, the projection type display which is small and can display the image of high quality and large picture can be realized by using the display of this invention as a light valve of the transmission type or the reflection type.

(Embodiment 2)

Figure 5 shows an example of cross-section of the display using a different structural TFT from Embodiment 1. In this Embodiment, the gate insulating film 44 substitutes for the interlayer insulating film because the gate electrode 45 is below the channel. The insulating film is much thinner than that of Figure 4. Even using TFT of the different structure, the same image as Embodiment 1 can be gotten by forming the picture element electrode 48 after forming the insulating film 52 as same as Embodiment 1.

Figure 6 shows the example of cross-section of the display of the Embodiment 3 in this invention. In this example, two-terminal non-line resistor elements are used instead of active elements. In case of using the two-terminal elements, the interconnection is the scan line 65 only on the first insulating substrate 60, and the counter electrode 71 on the second insulating substrate 70.

is stripe shape and substitutes for the data line. The structure of two-terminal element is simple compared with TFT, for example of MIM diode, the insulating film 64 is interposed between the metal electrode 62 and the scan line 65 made of metal and its non-line resistor is used. As the other examples of two-terminal element, there are a diode ring, a NIN diode, a MSI diode and etc. In all cases, when the insulating film 72 is formed on these elements, the picture element electrode 68 is provided on the film, and the gap between the picture element electrode is arranged on the scan line, high contrast rate and bright image can be gotten in spite of high resolution. And, when the picture element electrode made of metal is formed, the reflection type display can be realized.

(The Effect of This Invention)

As above mentioned, in the display of this invention, the picture does not become dim in spite of high resolution of the picture element because the occupied area of the picture element electrode can be maximized. And, the

protective layer. Moreover, the electrical optical material is applied a necessary signal voltage only because only the picture element electrode and the counter electrode are arranged on the surface being in contact with the electrical optical material like as liquid crystal and other interconnections are below the insulating film. Therefore, a high quality image can be gotten

because a transmittance and a reflectance become uniform all over the picture elements, and a reliability of the electrical optical material is elevated.

On the other hand, in case of using the reflection type display, by adding the hold capacity, the image of high resolution, high contrast rate and a very good uniformity in picture in a broad range of temperature can be get with good reproducibility. And, a flicker disappears because the off-set voltage caused by switching is almost lost by the parasitic capacity of the active element and the reliability of the electrical optical material is further elevated.

4. The Brief Explanation of the Figures

Figure 1 shows the plan view of the display.

Figure 2 shows the plan view of the conventional display.

Figure 3 shows the cross-section of the conventional display.

Figure 4, 5 and 6 show the cross-section of the display.

1, 11, 28, 48 and 68 ----- picture element electrode

52 and 72 ----- insulating film

2 and 12 ----- data line

3 and 13 ----- scan line

above all

Applicant: Seiko Epson Company, Ltd.

Patent Attorney: Tsutomu Mogami and other

DIALOG(R)File 345:Inpadoc/Fam.& Legal Stat

(c) 2000 EPO. All rts. reserv.

8765333

Basic Patent (No,Kind,Date): JP 1156725 A2 890620 <No. of Patents: 001>

DISPLAY DEVICE (English)

Patent Assignee: SEIKO EPSON CORP

Author (Inventor): MATSUEDA YOJIRO

IPC: *G02F-001/133; G09G-003/36

JAPIO Reference No: 130424P000134

Language of Document: Japanese

Patent Family:

Patent No	Kind	Date	Applc No	Kind	Date
JP 1156725	A2	890620	JP 87316708	A	871215 (BASIC)

Priority Data (No,Kind,Date):

JP 87316708 A	871215
---------------	--------

⑫ 公開特許公報 (A)

平1-156725

⑬ Int. Cl. 4

G 02 F 1/133
G 09 G 3/36

識別記号

327

厅内整理番号

7370-2H
8621-5C

⑭ 公開 平成1年(1989)6月20日

審査請求 未請求 発明の数 1 (全5頁)

⑬ 発明の名称 表示装置

⑭ 特願 昭62-316708

⑭ 出願 昭62(1987)12月15日

⑮ 発明者 松枝 洋二郎 長野県諏訪市大和3丁目3番5号 セイコーエプソン株式会社内

⑯ 出願人 セイコーエプソン株式 東京都新宿区西新宿2丁目4番1号

会社

⑰ 代理人 弁理士 最上 務 外1名

明細書

1. 発明の名称

表示装置

2. 特許請求の範囲

(1) 第1の絶縁基板上に2次元の駆動素子アレイと、前記駆動素子に信号を供給する記録と、前

2の絶縁基板上には対向電極を備え、第1及び第2の絶縁基板を対向させて成る間隙に電気光字材料を封入して成る表示装置において、前記駆動素子及び配線上の少なくとも一部を覆う絶縁膜を備え、前記絶縁膜上に画素電極を配置したことを特徴とする表示装置。

(2) 前記画素電極は、各画素電極間の間隔の少なくとも一部が前記配線上に位置するように配置されたことを特徴とする特許請求の範囲第1項記載の表示装置。

(3) 前記駆動素子及び配線上を覆う絶縁膜の厚

みは、前記駆動素子及び配線上では薄く、その他の部分では厚く形成されていることを特徴とする特許請求の範囲第1項記載の表示装置。

(4) 前記画素電極が金属薄膜で形成されていることを特徴とする特許請求の範囲第1項記載の表示装置。

3. 発明の詳細な説明

本発明は、表示装置の構造に関するもの。

〔従来の技術〕

従来の電気光字材料を用いた表示装置の例としては、「日経エレクトロニクス 1984年9月10日号 N. 351 P. 211-240」に示されるようなものがある。第2図は表示装置の平面図の例であり、データ線12と走査線13の交点に薄膜トランジスタなわちTFT14が配置され、各TFTには画素電極11が接続されている。第3図は断面図の例であり、20及び30は絶縁基板、21、22、23はそれぞれTFT

Tのソース部、ドレイン部、チャネル部、24はゲート絶縁膜、25はゲート電極である。26は層間絶縁膜、27はデータ線、28は画素電極、31は対向電極で、2つの基板間に封入された液晶等の電気光学材料29は、画素電極28と対向電極31との間の境界で駆動される。

(発明が解決しようとする問題点)

しかし、前述の従来技術は以下に述べるような問題点を有する。すなわち、表示装置の画面の高精細化を実現しようとする場合、画素面積を小さくする必要があるが、一般に駆動素子や配線部の面積を小さくするのは困難であり、画素電極の占める面積の割合が減少する。画像を表示することができるには画素電極領域のみであるから、その割合が減少するとコントラスト比が小さくなり画面が著しく損われる。コントラスト比を大きくするためには、画素電極以外の部分を遮光すればよいが、画面が暗くなってしまう。

本発明はこのような問題点を解決するものであり、その目的とするところは、画素を高密度化し

てもコントラスト比が小さくなったり画面が暗くなったりしないような表示装置を実現するところにある。

(問題点を解決するための手段)

本発明の表示装置は、駆動素子及び配線上の少なくとも一部を覆う絶縁膜を備え、前記絶縁膜上に画素電極を配置したことを特徴とする。

(作用)

本発明の上記の構成によれば、画素を高密度化しても画素電極の占める面積の割合はほとんど変わらない。従ってコントラスト比が小さくなったり画面が暗くなったりしない。

(実施例1)

本発明の表示装置の1実施例における平面図を第1図に、断面図を第4図に示す。本実施例では駆動素子としてTFTを用い、電気光学材料として液晶を用いる。この表示装置は第1図のように、データ線2と走査線3、及びそれらの交点に設けられたTFT4と画素電極1とから成る。TFTのソース電極はデータ線2に、ゲート電極は走査

線3に、ドレイン電極は画素電極1に接続され、TFTは走査線のタイミングに応じてデータ線の信号を画素電極に与えるスイッチング素子として用いられる。第4図において、40は絶縁基板、41、42、43、44はそれぞれTFTのソース部、チャネル部、ドレイン部、ゲート電極であり、44はゲート絶縁膜である。46は層間絶縁膜で、47はデータ線である。本実施例においては、レバーフラップ構造である。

あり、その上に画素電極48を形成するため、TFTの上部やデータ線の上部も画素電極で覆うことができる。50はもう一つの絶縁基板で51は透明導電膜から成る対向電極、49は液晶である。液晶49は対向電極51と画素電極48との間の境界で駆動される。画素電極48を透明導電膜を用いて形成し、2つの絶縁基板の上下に偏光板を配置すると、透過型の表示装置となるが、第1回の複数に画素電極どうしの間隔がちょうどデータ線と走査線上にくるようにすれば、これらの配線が遮光層として働き、それ以外の部分を透過する光は

有効に使えるため、高コントラスト比で明るい画面を得ることができる。一方、絶縁膜52の材料としてポリイミドやガラス等を用い、液状で塗布し表面を平坦化した上で、画素電極48にアルミニウムや金、アラチナ等の金属を用いると反射型の表示装置となる。反射型の場合には各TFT間の間隔を大きくする必要がないため、高精細な画像を得ることができる。反射型の表示装置で

面積の画像を表示する場合、配線の寄生容量が大きいため遮していい。大画面で高精細の画像を得るには絶縁基板を用いる必要がある。また、反射型では表示品質を向上させるために各画素に保持容量を作り込んでも画面の明るさは変わらない。例えばMOS容量等を用いて液晶の数~数十倍の容量を付加することができる。これによって、非常に広い温度範囲で高コントラスト比で画面均一性の良い画像を再現性良く得ることができる。この複数の表示装置の応用例としては投射型表示装置等がある。本発明の表示装置は薄型で高精細かつ

高品質の画像を表示できるためこれを透過型または反射型のライトバルブとして用いると小型の装置で高品質かつ大画面の画像を表示できる反射型表示装置が実現できる。

〔実施例2〕

第5図は、第1の実施例と異なる構造のTFTを用いた表示装置の断面図の例である。本実施例においてはゲート電極45がチャネル部の下側にあるため、ゲート絶縁膜44が層間絶縁膜の代わりとなる。第4図と比較すると絶縁膜が一層少なくなっている。この様な構造のTFTでも第1の実施例と同様に絶縁層52を形成した後画素電極48を形成することにより同様の画像を得ることができる。

〔実施例3〕

第6図は本発明の第3の実施例を示す表示装置の断面図の例である。この例では駆動素子としてTFTの代わりに2端子型非線形抵抗素子を用いる。2端子素子を用いる場合、第1の絶縁基板60上には配線は走査線65のみで、第2の絶縁基

他の配線は絶縁膜の下にあるため、電気光学材料には必要な信号電圧のみが印加される。したがって画素のすみずみまで透過率または反射率が一様となり高品質の画像が得られ、電気光学材料の信頼性も向上する。

一方、反射型の表示装置として用いる場合には、保持容量を付加することにより高精細かつ高コントラストの画像を得るために、駆動素子の寄生容量によってスイッチング時に生じるオフセット電圧もほとんどなくなるため、フリッカーガなくなり電気光学材料の信頼性も一段と向上する。

4. 図面の簡単な説明

第1図は表示装置の平面図。

第2図は従来の表示装置の平面図。

第3図は従来の表示装置の断面図。

第4、5、6図は表示装置の断面図。

板70上の対向電極1がストライプ状になっておりデータ線の代わりとなる。2端子素子はTFTに比べると構造が単純で、たとえばMIMダイオードの場合、金属電極62と金属から成る走査線65の間に絶縁層64をはさみその非線形抵抗を利用する。その他の2端子素子の例としてはディオードリング、n-p-nダイオードMSIダイオード等がある。いずれにしてもこれらの素子上に絶縁層72を設け、その上に画素電極68を設け、画素電極間の隙間が走査線の上にくるようにすれば、高精細化しても高コントラスト比で明るい画像が得られる。また、金属の画素電極を形成すれば反射型の表示装置も実現できる。

〔発明の効果〕

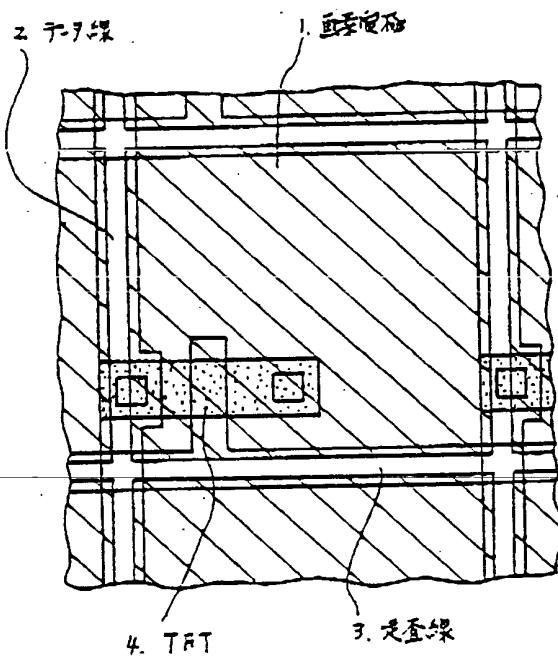
以上述べたように本発明の表示装置は、画素電極の占有面積を最大にすることができるため、画面を高密度化しても画面が暗くならない。しかも、配線が遮光層として働くためコントラスト比も大きくとれる。さらに、液晶等の電気光学材料に接する表面には画素電極と対向電極のみが配置され、

1、11、28、48、68	画素電極
52、72	絶縁層
2、12	データ線
3、13	走査線

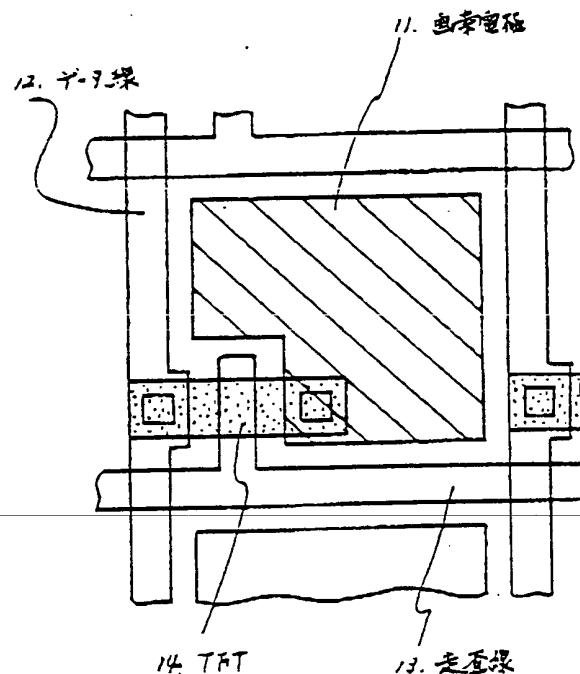
以上

出願人 セイコーエプソン株式会社

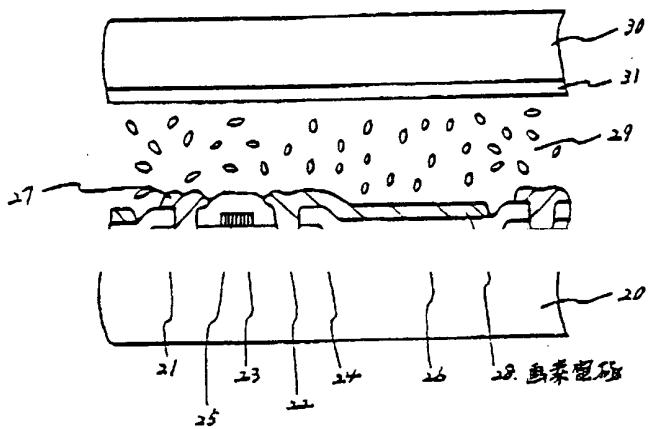




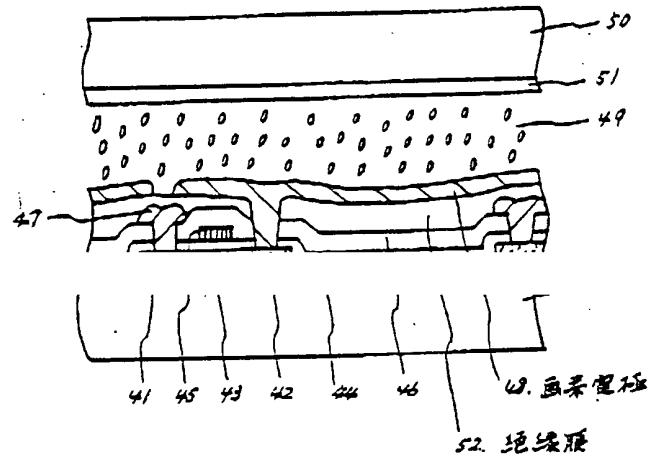
第 1 図



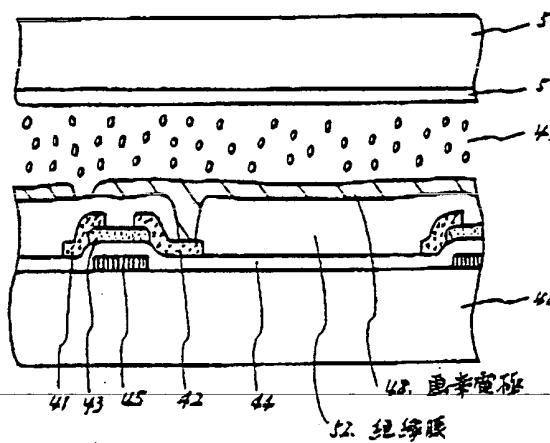
第 2 図



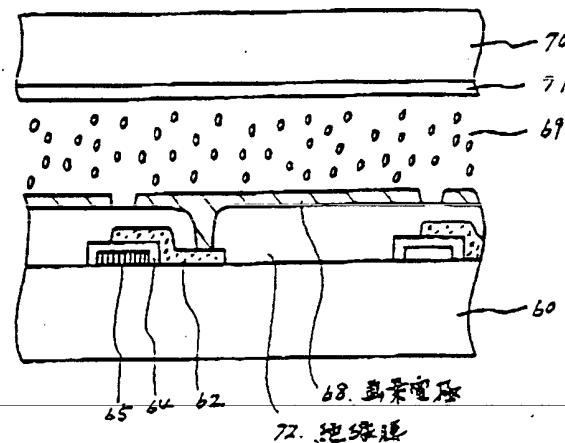
第 3 図



第 4 図



第 5 図



第 6 図